

熱刺激電流TSC法による AIOx-ReRAM オフ機構の解析

児子精祐¹、岡田 廣²、籾田浩義¹、柳町 治¹、井上純一¹、李政祐¹、加藤誠一¹、北澤英明¹、木戸義勇¹

(独)物質・材料研究機構1、(㈱コベルコ科研

